

OPTOIN-PCle32 STANDARD

EDV-Nr.: A-844600

32 Eingänge über Optokoppler

wasco®

Handbuch

Copyright© 2019 by Messcomp Datentechnik GmbH

Diese Dokumentation ist urheberrechtlich geschützt. Alle Rechte sind vorbehalten.

Messcomp Datentechnik GmbH behält sich das Recht vor, die in dieser Dokumentation beschriebenen Produkte jederzeit und ohne Vorankündigung zu verändern.

Ohne schriftliche Genehmigung der Firma Messcomp Datentechnik GmbH darf diese Dokumentation in keinerlei Form vervielfältigt werden.

Geschützte Warenzeichen

Windows®, Visual Basic®, Visual C++®, Visual C#® sind eingetragene Warenzeichen von Microsoft.

wasco® ist ein eingetragenes Warenzeichen.

Linux® ist ein eingetragenes Warenzeichen.

Ubuntu® ist ein eingetragenes Warenzeichen.

LabVIEW® ist ein eingetragenes Warenzeichen.

Bei anderen genannten Produkt- und Firmennamen kann es sich um Warenzeichen der jeweiligen Inhaber handeln.

Haftungsbeschränkung

Die Firma Messcomp Datentechnik GmbH haftet für keinerlei durch den Gebrauch der Interfacekarte OPTOIN-PCIe32^{STANDARD} und dieser Dokumentation direkt oder indirekt entstandene Schäden.

Inhaltsverzeichnis

1. Produktbeschreibung	5
2. Installation der OPTOIN-PCIe32^{STANDARD}	6
2.1 Installation der Karte in den Rechner	6
3. Anschlussstecker	7
3.1 Lage der Anschlussstecker auf der Platine	7
3.2 Steckerbelegung von CN1	8
4. Systemkomponenten	9
4.1 Blockschaltbild	9
4.2 Zugriff auf die Systemkomponenten	10
5. 32 Optokopplereingänge	11
5.1 Pinbelegung der Eingangsoptokoppler	11
5.2 Eingangsspannungsbereiche	12
5.3 Eingangsbeschaltung	14
5.4 Eingangsstrom	14
6. Board-Identifikation	15
6.1 Board-Identifikation	15
6.2 Zugriff mit 16 oder 32 Bit	16
7. Programmierung unter Windows®	17
7.1 Installation des Windows® Treibers	17
7.2 Installation der Windows® Entwicklungsdateien	17
7.3 Programmierung der OPTOIN-PCIe32 mit wasco®-Treiber	20
7.4 Zugriff auf die Karte OPTOIN-PCIe32 ^{Standard}	21
7.5 Zuordnung der Memory Mapped I/O-Adressen	21
7.6 Kompatibilität zur OPTOIN-PCI32 ^{STANDARD}	22
8. Programmierung unter Linux®	23
8.1 Installation des Linux® Treibers	23
8.2 Unterstützte Linux-Distributionen/Kernelversionen	23
8.3 Programmierung der OPTOIN-PCIe32 mit wasco®-Treiber	23
8.4 Zugriff auf die Karte OPTOIN-PCIe32 ^{Standard}	24
8.5 Zuordnung der Memory Mapped I/O-Adressen	24

9. Zubehör	25
9.1 Passendes wasco®-Zubehör	25
9.2 Anschlusstechnik (Anwendungsbeispiele).....	25
9.3 Einzelkomponenten zur Eigenkonfektionierung	26
10. Fehlersuche	27
11. Technische Daten	28
12. Produkthaftungsgesetz.....	29
13. EG-Konformitätserklärung	31

1. Produktbeschreibung

Die OPTOIN-PCIe32^{STANDARD} bietet 32 digitale Eingänge mit galvanischer Trennung, einzeln für jeden Kanal. Die Potentialtrennung gewährleisten hochwertige bipolare Optokoppler. Jeder Eingang ist zusätzlich durch Schutzdioden gegen schädliche Spannungsspitzen und Impulse geschützt. Über leicht steckbare Jumper sind für jeden einzelnen Eingangskanal zwei verschiedene Eingangsspannungsbereiche einstellbar.

Die Anschlüsse der Eingangsoptokoppler sind über am Slotblech der Platine montierten 68poligen SCSI-Buchse zugeführt. Die Steckerbelegung ist identisch zur PCI-Bus-Karte OPTOIN-PCI32^{STANDARD}, ein Umstieg auf PCIe ist dadurch einfach realisierbar.

Des Weiteren besitzt die Karte einen Board-Identifikations-Jumperblock, um mehrere identische Karten im PC unterscheiden zu können.

2. Installation der OPTOIN-PCle32_{STANDARD}

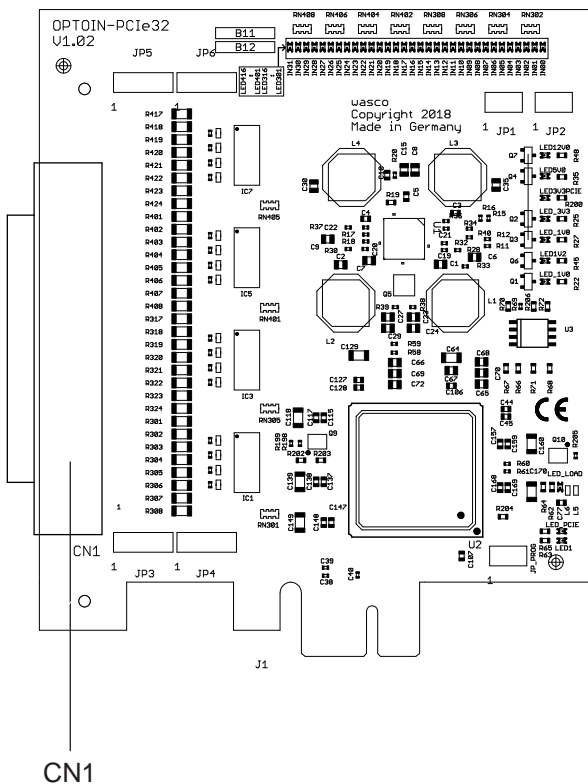
2.1 Installation der Karte in den Rechner

Achten Sie vor dem Einbau der OPTOIN-PCle32 darauf, dass der Rechner vom Netz getrennt oder zumindest ausgeschaltet ist. Beim Einbau der Interface-Karte in den laufenden Rechner besteht die Gefahr, dass neben der OPTOIN-PCle32 auch andere Karten des PCs oder Rechners beschädigt oder zerstört werden.

Wählen Sie in Ihrem Rechner einen freien PCIe-Steckplatz in den Sie dann die Karte einsetzen. Nehmen Sie dazu auch das Benutzerhandbuch Ihres Computers zu Hilfe. Verschrauben Sie das Slotblech der Platine mit dem Rechnergehäuse, damit sich die Karte nicht während des Betriebs unter Einwirkung der Anschlusskabel aus dem Steckplatz lösen kann.

3. Anschlusstecker

3.1 Lage der Anschlussstecker auf der Platine



CN1: Optokoppler-Eingänge IN00...IN31

3.2 Steckerbelegung von CN1

GND	68	□	□	34	Vcc
GND	67	□	□	33	Vcc
IN31-	66	□	□	32	IN31+
IN30-	65	□	□	31	IN30+
IN29-	64	□	□	30	IN29+
IN28-	63	□	□	29	IN28+
IN27-	62	□	□	28	IN27+
IN26-	61	□	□	27	IN26+
IN25-	60	□	□	26	IN25+
IN24-	59	□	□	25	IN24+
IN23-	58	□	□	24	IN23+
IN22-	57	□	□	23	IN22+
IN21-	56	□	□	22	IN21+
IN20-	55	□	□	21	IN20+
IN19-	54	□	□	20	IN19+
IN18-	53	□	□	19	IN18+
IN17-	52	□	□	18	IN17+
IN16-	51	□	□	17	IN16+
IN15-	50	□	□	16	IN15+
IN14-	49	□	□	15	IN14+
IN13-	48	□	□	14	IN13+
IN12-	47	□	□	13	IN12+
IN11-	46	□	□	12	IN11+
IN10-	45	□	□	11	IN10+
IN09-	44	□	□	10	IN09+
IN08-	43	□	□	9	IN08+
IN07-	42	□	□	8	IN07+
IN06-	41	□	□	7	IN06+
IN05-	40	□	□	6	IN05+
IN04-	39	□	□	5	IN04+
IN03-	38	□	□	4	IN03+
IN02-	37	□	□	3	IN02+
IN01-	36	□	□	2	IN01+
IN00-	35	□	□	1	IN00+

Vcc:

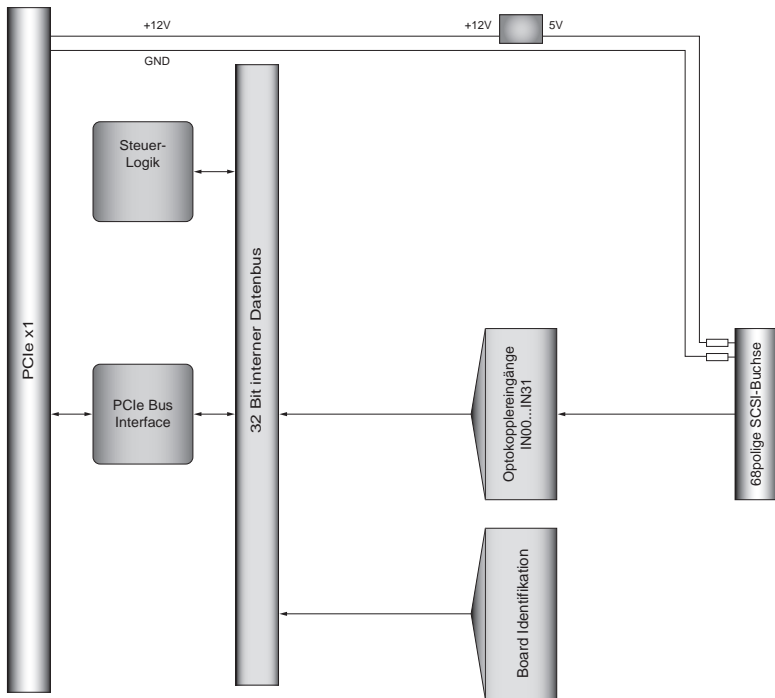
Interne Versorgungsspannung (+ 5V) der PCIe-Karte (nur durch Einlöten einer Drahtbrücke an B11). Hier niemals eine externe Spannung anlegen.

GND:

Masse des Rechners (nur durch Einlöten einer Drahtbrücke an B12)

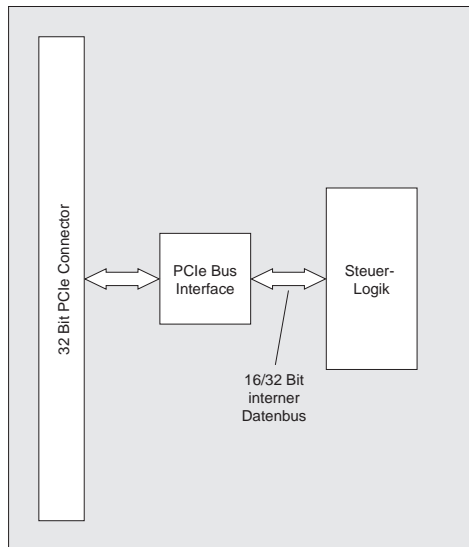
4. Systemkomponenten

4.1 Blockschaltbild



4.2 Zugriff auf die Systemkomponenten

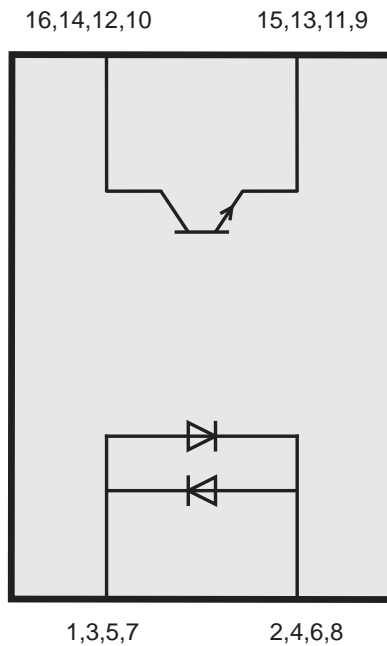
Der Zugriff auf die Hardware-Komponenten der OPTOIN-PCIe32 erfolgt durch das Lesen von bzw. Schreiben in Memory-Mapped I/O-Adressen mit Hilfe von Library-Funktionen. Die für die OPTOIN-PCIe32 relevanten Adressen ergeben sich abhängig von einer vom BIOS vergebenen Basisadresse. Der Zugriff auf die OPTOIN-PCIe32 erfolgt ausschließlich im Doppel-Word-Zugriff, wobei die wasco-Treiber-Funktionen aus Kompatibilitätsgründen nur die beiden niederwertigsten Bytes verarbeiten bzw. berücksichtigen. (Hinweise hierzu finden Sie im Kapitel Programmierung sowie in den Beispielprogrammen auf der mitgelieferten CD).



5. 32 Optokopplereingänge

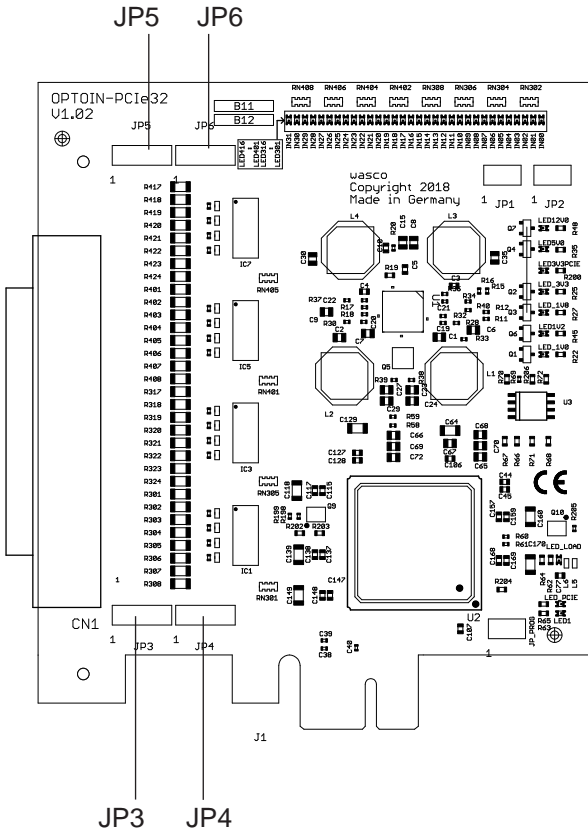
Die OPTOIN-PCle32 verfügt über 32 Eingangskanäle, deren galvanische Trennung mittels Optokoppler erreicht wird.

5.1 Pinbelegung der Eingangsoptokoppler



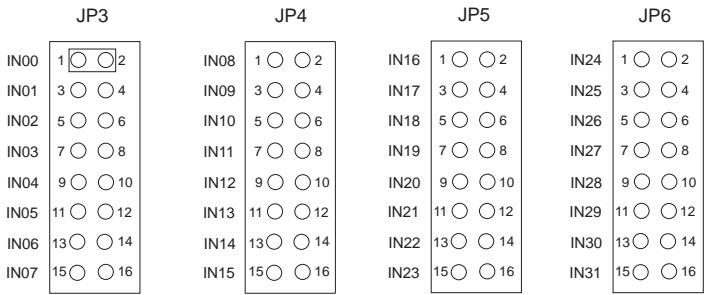
5.2 Eingangsspannungsbereiche

Durch das Setzen von Jumpern auf den Blöcken JP3, JP4, JP5 und JP6 kann für jeden Optokopplereingang zwischen zwei Eingangsspannungsbereichen gewählt werden.



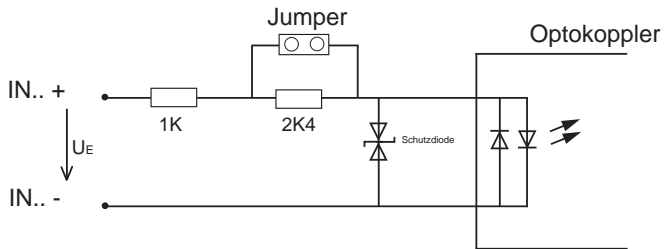
Die Daten der zwei Eingangsspannungsbereiche entnehmen Sie bitte der folgenden Tabelle:

Jumper	low	high
gesetzt	0...1 V	5...15 V
nicht gesetzt	0...2 V	14...30 V



Beispiel:
Durch das Setzen eines Jumpers zwischen Pin1 und Pin2 des Jumperblocks JP3 wechselt der Eingangsspannungsbereich des IN00 von 0..2V (Low) und 14..30V (High) auf 0..1V (Low) und 5..15V (High). Die restlichen Eingangsspannungsbereiche bleiben unverändert.

5.3 Eingangsbeschaltung



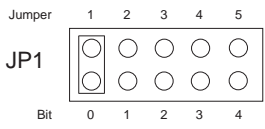
5.4 Eingangsstrom

$$I_E \approx \frac{U_E - 1,1V}{3400\Omega} \quad (\text{Jumper nicht gesetzt})$$

$$I_E \approx \frac{U_E - 1,1V}{1000\Omega} \quad (\text{Jumper gesetzt})$$

6. Board-Identifikation

6.1 Board-Identifikation



Die Board-Identifikation dient zur Unterscheidung mehrerer PC-Karten gleichen Typs im Computer. Sie erfolgt durch einen Jumperblock, welcher per Software gelesen werden kann.

Die zu lesende Board-Identifikation besteht aus einem Byte (8 Bit) und ist wie folgt aufgebaut:

Bit	31	8	7	6	5	4	3	2	1	0
Jumper								5	4	3	2	1
Board ID Register	0	0	0	0	0	0	0	x	x	x	x	x

„x“ entspricht „1“, wenn der Jumper gesetzt ist, sonst „0“

Mittels des Lesebefehls kann die Jumperstellung des Jumperblocks JP1 ausgelesen werden. Die nicht benutzten Bits sind grundsätzlich „0“, ein gesetzter Jumper wird als „1“ gelesen.

z.B.



Ergebnis des Lesebefehls: \$05

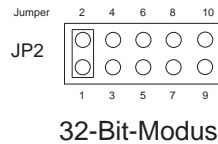
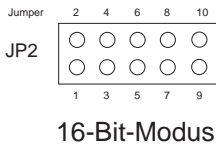
6.2 Zugriff mit 16 oder 32 Bit

Mit Hilfe des Jumperblocks JP2/1-2 kann die Zugriffs-Datenbreite eingestellt werden.

Ist der Jumperblock JP2/1-2 nicht gesetzt (Default), so funktioniert die Karte im Kompatibilitätsmodus. In diesem Modus wird im 16-Bit-Modus auf die Karte zugegriffen. Zudem gelten die Offset-Adressen der PCI-Karte OPTOIN-PCI32^{STANDARD} mit dem Faktor 2.

Ist der Jumper gesetzt, so funktioniert die Karte im 32-Bit-Modus und ist bei der Offset-Adressierung kompatibel mit anderen PCIe-Karten.

Die Offset-Adressen der beiden Modi sind im Kapitel 7.5 „Zuordnung der Memory-Mapped I/O-Adressen“ beschrieben.



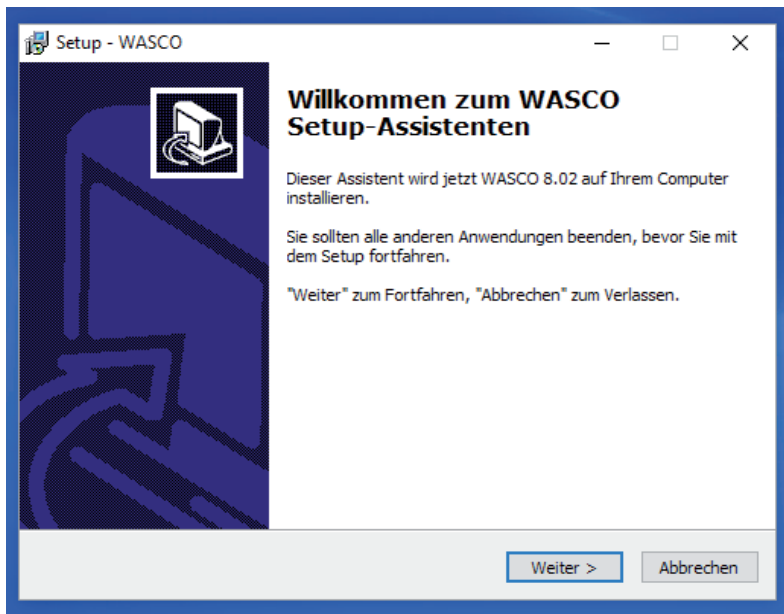
7. Programmierung unter Windows®

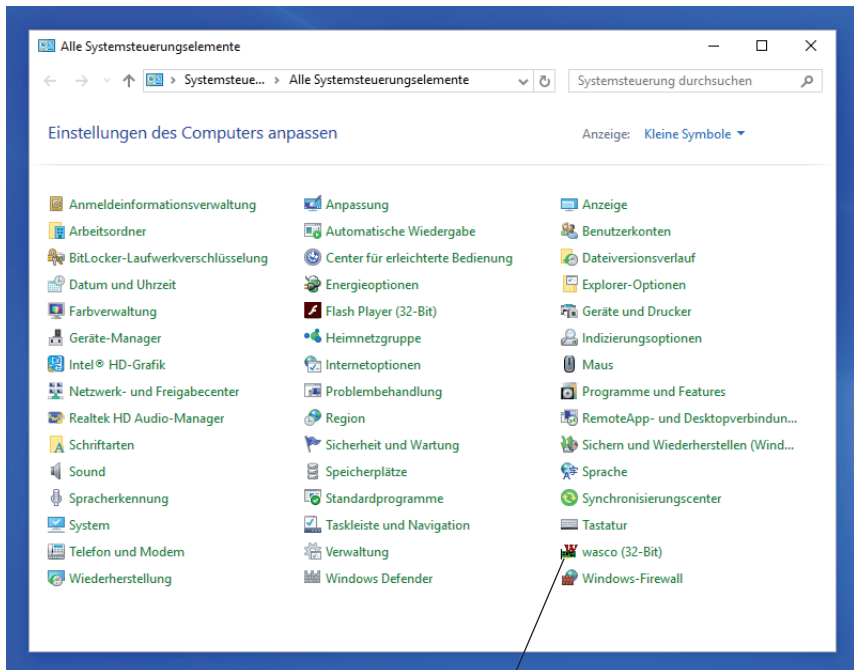
7.1 Installation des Windows® Treibers

Für die Anwendung der Karte unter Windows® ist es notwendig, einen speziellen Treiber zu installieren, der den Zugriff auf die Karte ermöglicht. Unter Windows® 10, 8 und 7 meldet das Betriebssystem selbständig nach dem Einschalten des PCs, dass eine neue Hardware-Komponente gefunden wurde. In diesem Fall legen Sie den Datenträger ein und weisen das System an, von diesem die Treiber-Dateien zu installieren. Sollte sich das Betriebssystem nicht melden, kann der Treiber auch im Gerätemanager installiert werden.

7.2 Installation der Windows® Entwicklungsdateien

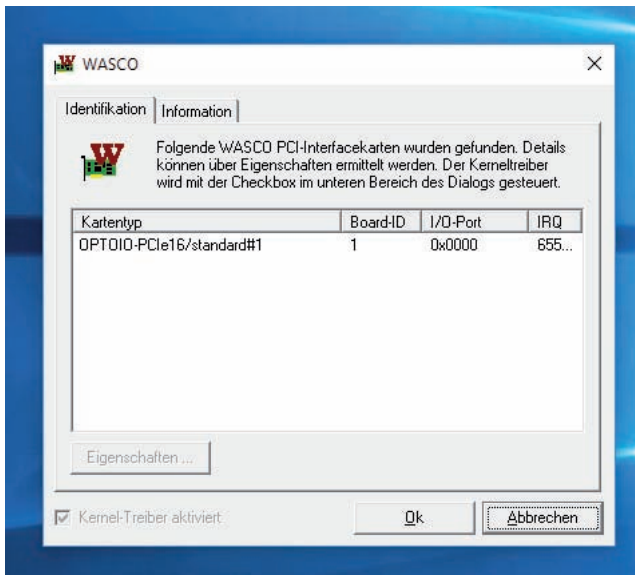
Zur Installation der Windows® Entwicklungsdateien führen Sie bitte die Datei "Setup.exe" im Ordner Treiber auf der mitgelieferten CD aus und folgen Sie den Installationsanweisungen.





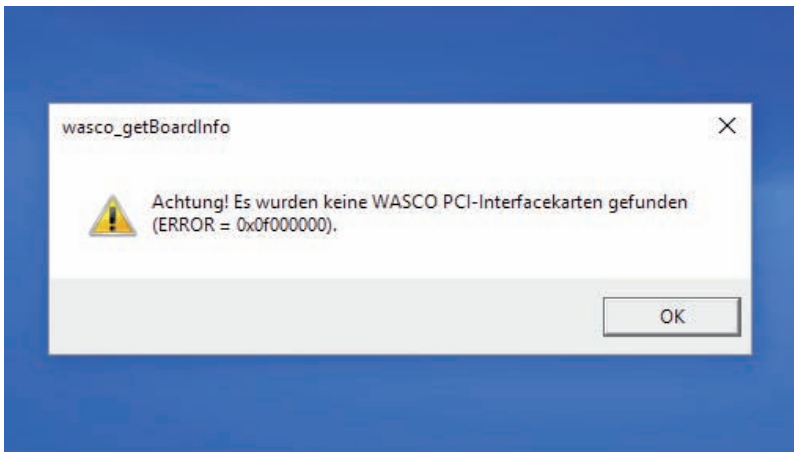
Wurden die Treiber- und Entwicklungsdateien vollständig installiert, finden Sie in der Systemsteuerung Ihres Rechners ein Icon zur Lokalisierung aller im System vorhandenen **wasco®** PCI- und PCIe-Karten.

Starten Sie die Kartenabfrage durch einen Doppelklick auf das "wasco®"-Icon. Folgendes Fenster erscheint: (Als Beispiel wurde hier eine OPTOIO-PCIe16STANDARD verwendet)!



Wurde Ihre Karte im System erkannt, wird der Kartename, Board ID, I/O-Adresse sowie die mögliche Interruptnummer für die jeweilige Karte in diesem Fenster angezeigt. Desweiteren kann über den Reiter "Information" die Treiber-Version sowie der Standort der Treiberdatei abgefragt werden.

Wurde Ihre Karte im System nicht erkannt, wird folgende Fehlermeldung angezeigt:



Informieren Sie sich im Kapitel Fehlersuche über die möglichen Ursachen!

7.3 Programmierung der OPTOIN-PCle32 mit **wasco®**-Treiber

Nach Installation der Entwicklungsdateien von Kithara mittels des Setup-Programms befinden sich in dem Ordner **wasco** die entsprechenden Entwicklungsdateien sowie die Beispielprogramme. Weitere Beispielprogramme, speziell für den Zugriff auf die OPTOIN-PCle32, befinden sich auf der beiliegenden CD sowie auf unserer Homepage.

Die Programmierung der Hardwarekomponenten der OPTOIN-PCle32 erfolgt durch den Zugriff auf Memory Mapped I/O-Adressen, die sich abhängig von der vom BIOS des Systems für die OPTOIN-PCle32 vergebenen Basisadresse ergeben. Eine genauere Beschreibung zur Programmierung befindet sich in der Treiberdokumentation.

7.4 Zugriff auf die Karte OPTOIN-PCIe32_{Standard}

Der Zugriff auf die OPTOIN-PCIe32_{Standard} erfolgt ausschließlich über den Boardnamen (Kartentyp) WASCO-PCIe8213

7.5 Zuordnung der Memory Mapped I/O-Adressen

Die Memory Mapped I/O-Adressen der einzelnen Hardware-Komponenten ergeben sich abhängig von der Basisadresse wie folgt:

16-Bit-Modus

Port/Register	BA + Offset	RD/WR
Optokoppler-Eingangsport A (IN00...IN16)	BA + \$0	RD
Optokoppler-Eingangsport B (IN16...IN31)	BA + \$4	RD
Board Identifikation	BA+ \$3E0	RD

32-Bit-Modus

Port/Register	BA + Offset	RD/WR
Optokoppler-Eingangsport A (IN00...IN31)	BA + \$0	RD
Board Identifikation	BA+ \$FF8	RD

Achtung! Die Offset-Konstanten des Treibers funktionieren direkt nur für die PCI-Karten. Wir empfehlen bei der Programmierung die Offsets statt der Konstanten zu verwenden.

7.6 Kompatibilität zur OPTOIN-PCI32_{STANDARD}

Bei der Entwicklung der OPTOIN-PCIe32_{STANDARD} sowie dem dazugehörigen Treiber wurde speziell darauf geachtet, dass der Zugriff auf die Karte möglichst identisch mit der OPTOIN-PCI32_{STANDARD} ist. Dies ermöglicht einen relativ einfachen Umstieg von PCI- auf PCIe-Karten bei bestehenden Programmen. Der Treiber (ab Version 8.02) ist sowohl für PCI als auch für PCIe verwendbar.

Was hat sich geändert bzw. was muss für die PCIe-Karte geändert werden:

1. Der Board-Name ist nicht mehr „OPTOIN-PCI32_{STANDARD}“ sondern „WASCO-PCIe8213“
2. Die Funktionen zum Zugriff auf die Portadressen sind für die PCIe-Karte „wasco_outputPCIeW“ und „wasco_inputPCIeW“
3. Die Offsets für den Zugriff auf die Memory Mapped I/O-Adressen haben sich geändert. Für die PCIe-Karte müssen die alten Offsets mit zwei multipliziert werden. (Die Konstanten sind unabgeändert nur für die PCI-Karten verwendbar).
4. Über eine zusätzliche Adresse kann die Einstellung des Jumperblocks JP1 abgefragt werden. Dieser kann zum Beispiel für die Identifikation der OPTOIN-PCIe32_{STANDARD} bei der Nutzung von mehreren Karten im PC genutzt werden.

8. Programmierung unter Linux®

Für die Anwendung der Karte unter Linux® wird auf der mitgelieferten CD oder auf unserer Webseite ein Linux wasco®-Treiber zur Verfügung gestellt. Dieser liegt in Code-Form vor und kann daher auch jederzeit vom Kunden geändert und angepasst werden.

8.1 Installation des Linux® Treibers

Unter Linux® ist es für den Zugriff auf die Karte notwendig, einen speziellen Treiber zu installieren, der den Zugriff auf die Karte ermöglicht. Dafür legen Sie den Datenträger ein und kopieren den Ordner des Linux-Treibers auf ihr System. Zur Installation folgen Sie den Angaben im readme-File

8.2 Unterstützte Linux-Distributionen/Kernelversionen

Der wasco®-Treiber wurde in folgenden Umgebungen getestet:

Ubuntu® 18.04.4 LTS (Kernel: 5.3.0)

8.3 Programmierung der OPTOIN-PCle32 mit wasco®-Treiber

Die Programmierung der Hardwarekomponenten der OPTOIN-PCle32 erfolgt durch den Zugriff auf Memory Mapped I/O-Adressen, die sich abhängig von der vom BIOS des Systems für die OPTOIN-PCle32 vergebenen Basisadresse ergeben.

Der Zugriff findet über die Funktionen pread und pwrite statt. Dabei werden unter der Programmiersprache C und C/C++ keine weiteren externen Libraries benötigt. Beispiele für den genauen Zugriff auf die OPTOIN-PCle32 befinden sich auf der beiliegenden CD sowie auf unserer Homepage.

8.4 Zugriff auf die Karte OPTOIN-PCle32^{Standard}

Der Zugriff auf die OPTOIN-PCle32^{Standard} erfolgt ausschließlich über den Boardnamen (Kartentyp) WASCO-PCle8213.

8.5 Zuordnung der Memory Mapped I/O-Adressen

Die Memory Mapped I/O-Adressen der einzelnen Hardware-Komponenten ergeben sich abhängig von der Basisadresse wie folgt:

32-Bit-Modus

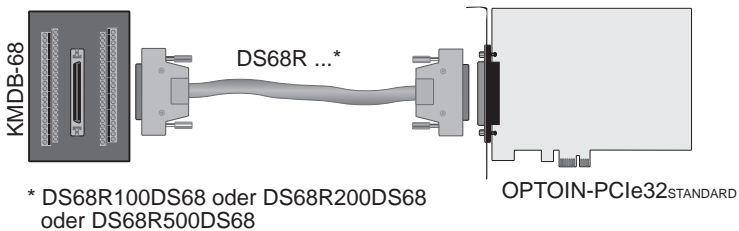
Port/Register	BA + Offset	RD/WR
Optokoppler-Eingangsport A (IN00...IN31)	BA + \$0	RD
Board Identifikation	BA+ \$FF8	RD

9. Zubehör

9.1 Passendes **wasco®**-Zubehör

Anschlusssteile	EDV-Nr.
KMDB-68 Klemm-Modul	A-494800
DS68R100DS68 Verbindungsleitung	A-492200
DS68R200DS68 Verbindungsleitung	A-492400
DS68R200DS68 Verbindungsleitung	A-492800

9.2 Anschlussstechnik (Anwendungsbeispiele)



9.3 Einzelkomponenten zur Eigenkonfektionierung

Anschlusssteile	EDV-Nr.
SCSI-II Stecker 68pol. für Flachbandleitung	A-553200
SCSI-II Buchse 68pol. für Flachbandleitung	A-557200
Slotblech mit Ausschnitt für 68pol. Stecker/Buchse	A-577800
Flachbandleitung 68pol.	A-572800
SCSI-II Stecker 68pol. für Rundkabel	A-555340

10. Fehlersuche

Nachfolgend finden Sie eine kurze Zusammenstellung der häufigsten bekannten Fehlerursachen, die während der Inbetriebnahme oder während der Arbeit mit der OPTOIN-PCle32 auftauchen können.

Prüfen Sie bitte zunächst folgende Punkte, bevor Sie mit Ihrem Händler Kontakt aufnehmen.

1. Sitzt die OPTOIN-PCle32 richtig in der Steckverbindung?
2. Sind alle Kabelverbindungen in Ordnung?
3. Wurde die Karte im System richtig erkannt?
Prüfen Sie hierzu alle Einstellungen in Ihrem Rechner oder wenden Sie sich an Ihren Systemadministrator.
(Da es sich hierbei um Einstellungen im BIOS des Rechners handelt, können wir hier nicht näher darauf eingehen und verweisen hierzu auf Ihr Systemhandbuch)!
4. Wurde die neueste Treiberversion des **wasco®** Treibers installiert?
Updates finden Sie unter: <http://www.messcomp.com>

11. Technische Daten

Digitale Eingänge über Optokoppler

Optokoppler: LTV-244 oder kompatibel

32 Kanäle, galvanisch getrennt

Galvanische Trennung auch zwischen den einzelnen Kanälen mit zwei separaten Anschlüssen für jeden Kanal

Überspannungsschutz durch Schutzdioden

Zwei Eingangsspannungsbereiche durch Jumper wählbar:

Bereich 1 high = 14..30 Volt
 low = 0..2 Volt

Bereich 2: high = 5..15 Volt
 low = 0..1 Volt

Eingangsfrequenz: max. 10 kHz

Board-Identifikation

5-fach Jumperblock

Anschlusstecker

1 * 68polige SCSI-Buchse

Bussystem

32 Bit PCIe-Bus (16 oder 32 Bit Datenzugriff)

Abmessungen der Platine

94 mm x 111 mm (l x b)

standard height, full length card

6-lagige Multilayer-Platine

Sonstiges

Kontroll-LEDs für Spannungsversorgung

12. Produkthaftungsgesetz

Hinweise zur Produkthaftung

Das Produkthaftungsgesetz (ProdHaftG) regelt die Haftung des Herstellers für Schäden, die durch Fehler eines Produktes verursacht werden.

Die Verpflichtung zu Schadenersatz kann schon gegeben sein, wenn ein Produkt aufgrund der Form der Darbietung bei einem nichtgewerblichen Endverbraucher eine tatsächlich nicht vorhandene Vorstellung über die Sicherheit des Produktes erweckt, aber auch wenn damit zu rechnen ist, dass der Endverbraucher nicht die erforderlichen Vorschriften über die Sicherheit beachtet, die beim Umgang mit diesem Produkt einzuhalten wären.

Es muss daher stets nachweisbar sein, dass der nichtgewerbliche Endverbraucher mit den Sicherheitsregeln vertraut gemacht wurde.

Bitte weisen Sie daher im Interesse der Sicherheit Ihre nichtgewerblichen Abnehmer stets auf Folgendes hin:

Sicherheitsvorschriften

Beim Umgang mit Produkten, die mit elektrischer Spannung in Berührung kommen, müssen die gültigen VDE-Vorschriften beachtet werden.

Besonders sei auf folgende Vorschriften hingewiesen:

VDE0100; VDE0550/0551; VDE0700; VDE0711; VDE0860.

Sie erhalten VDE-Vorschriften beim vde-Verlag GmbH, Bismarckstraße 33, 10625 Berlin.

- * Vor Öffnen eines Gerätes den Netzstecker ziehen oder sicherstellen, dass das Gerät stromlos ist.
- * Bauteile, Baugruppen oder Geräte dürfen nur in Betrieb genommen werden, wenn sie vorher in ein berührungssicheres Gehäuse eingebaut wurden. Während des Einbaus müssen sie stromlos sein.
- * Werkzeuge dürfen an Geräten, Bauteilen oder Baugruppen nur benutzt werden, wenn sichergestellt ist, dass die Geräte von der Versorgungsspannung getrennt sind und elektrische Ladungen, die in im Gerät befindlichen Bauteilen gespeichert sind, vorher entladen wurden.
- * Spannungsführende Kabel oder Leitungen, mit denen das Gerät, das Bauteil oder die Baugruppe verbunden sind, müssen stets auf Isolationsfehler oder Bruchstellen untersucht werden. Bei Feststellen eines Fehlers in der Zuleitung muss das Gerät unverzüglich aus dem Betrieb genommen werden, bis die defekte Leitung ausgewechselt worden ist.
- * Bei Einsatz von Bauelementen oder Baugruppen muss stets auf die strikte Einhaltung der in der zugehörigen Beschreibung genannten Kenndaten für elektrische Größen hingewiesen werden.
- * Wenn aus den vorgelegten Beschreibungen für den nichtgewerblichen Endverbraucher nicht eindeutig hervorgeht, welche elektrischen Kennwerte für ein Bauteil gelten, so muss stets ein Fachmann um Auskunft ersucht werden.

Im Übrigen unterliegt die Einhaltung von Bau und Sicherheitsvorschriften aller Art (VDE, TÜV, Berufsgenossenschaften usw.) dem Anwender/Käufer.

13. EG-Konformitätserklärung

Für das folgende mit CE-Kennzeichen gekennzeichnete Erzeugnis

OPTOIN-PCle32^{STANDARD}
EDV-Nummer A-844600

wird hiermit bestätigt, dass es den Anforderungen der betreffenden EMC-Richtlinien 2014/30/EU entspricht. Bei Nichteinhaltung der im Handbuch angegebenen Vorschriften zum bestimmungsgemäßen Betrieb des Produktes verliert diese Erklärung Ihre Gültigkeit.

Folgende Normen wurden berücksichtigt:

EN 55011: 2009 + A1. 2010 (Group 1, Class A)

EN 55022: 2010 / AC: 2011

EN 55024: 2010

EN 61000-6-4: 2007 + A1: 2011

EN 61000-6-2: 2005 / AC: 2005

(EN 6100-4-2: 2008; EN 6100-4-3: 2006 + A1: 2007 + A2; EN 6100-4-4: 2012;
EN 6100-4-5: 2014; EN 6100-4-6: 2013; EN 6100-4-8: 2009; EN 6100-4-11: 2004)

Diese Erklärung wird verantwortlich für den Hersteller

Messcomp Datentechnik GmbH
Neudecker Str. 11
83512 Wasserburg

abgegeben durch

Dipl.Ing.(FH) Hans Schnellhammer

Wasserburg, 19.03.2019



Referenzsystem-Bestimmungsgemäßer Betrieb

Die PC-Erweiterungskarte ist ein nicht selbständig betreibbares Gerät, dessen CE-Konformität nur bei gleichzeitiger Verwendung von zusätzlichen Computerkomponenten beurteilt werden kann. Die Angaben zur CE-Konformität beziehen sich deshalb ausschließlich auf den bestimmungsgemäßen Einsatz der PC-Erweiterungskarte in folgendem Referenzsystem:

Schaltschrank:	Vero IMRAK 3400	804-530061C 802-563424J 802-561589J
19" Gehäuse:	Vero PC-Gehäuse	145-010108L
19" Gehäuse:	Zusatzelektronik	519-112111C
Motherboard:	ASUS P5G41-M LE	
Schnittstellen:	OPTOIN-PCIe32 _{STANDARD}	A-844600